МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ

РОССИЙСКОЙ ФЕДЕРАЦИИ

Филиал ФГБОУ ВПО   
«Национальный исследовательский университет «МЭИ»  
в городе Смоленске

Кафедра электроники и микропроцессорной техники

**«Автоматизированное проектирование средств  
промышленной электроники»**

**Отчет по лабораторной работе №2**

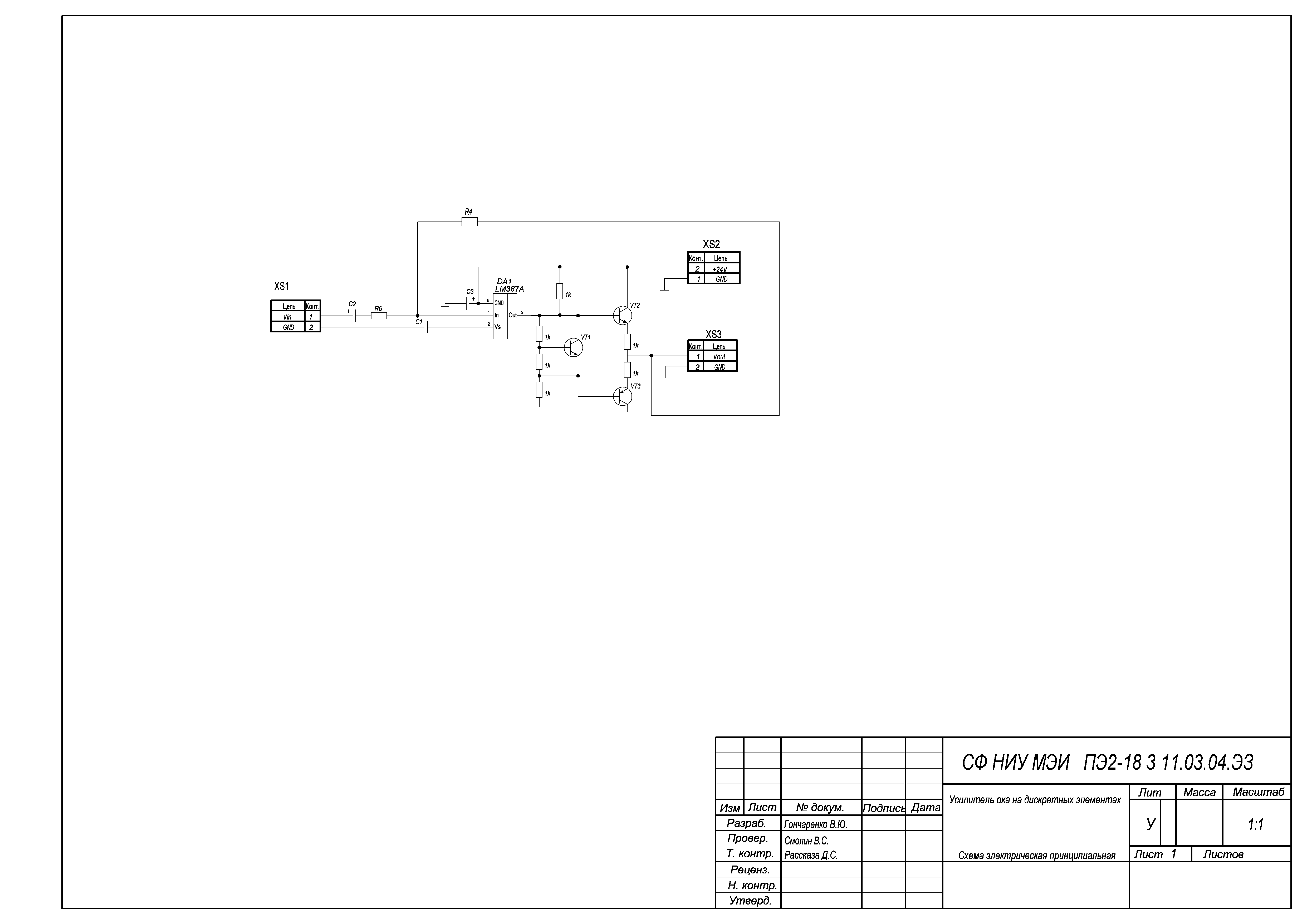
Группа: ПЭ2-18

Студент: Гончаренко В.Ю.

Преподаватель: Смолин В.А.

Вариант: 3

Смоленск, 2020



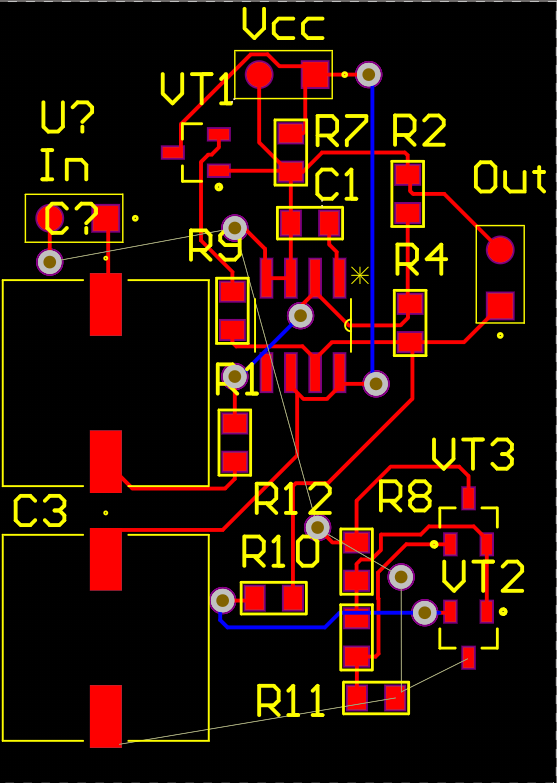


Рисунок 2 – Топология медных дорожек печатной платы

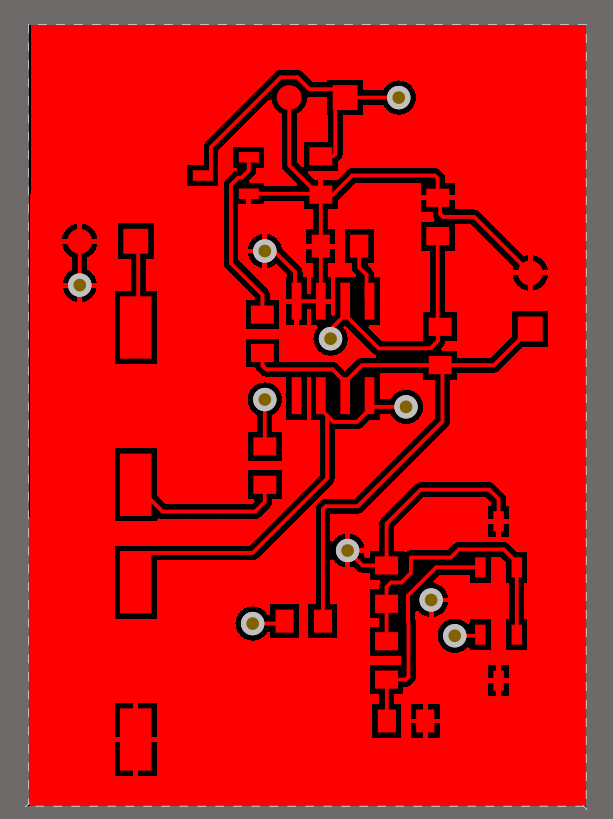


Рисунок 3 – Медный слой верхней части печатной платы

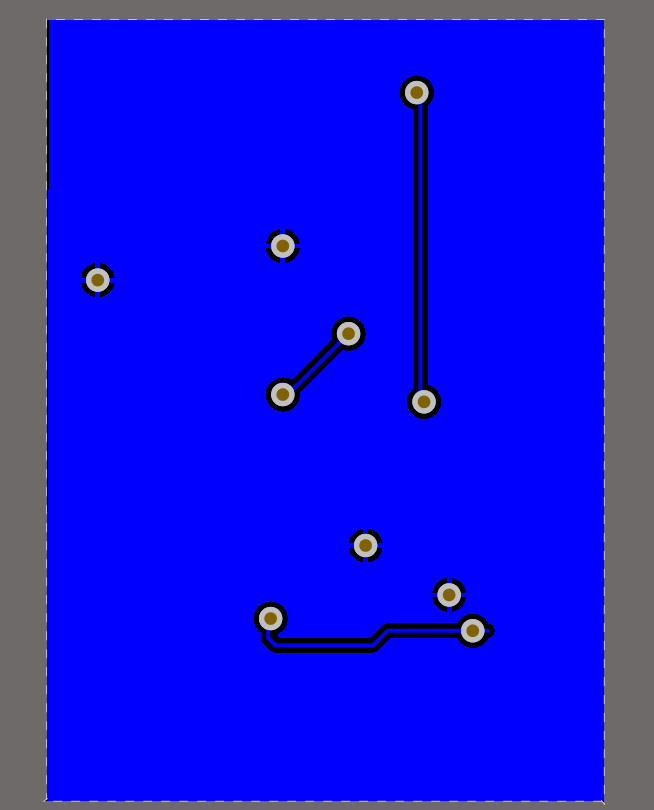


Рисунок 4 – Медный слой нижней части печатной платы

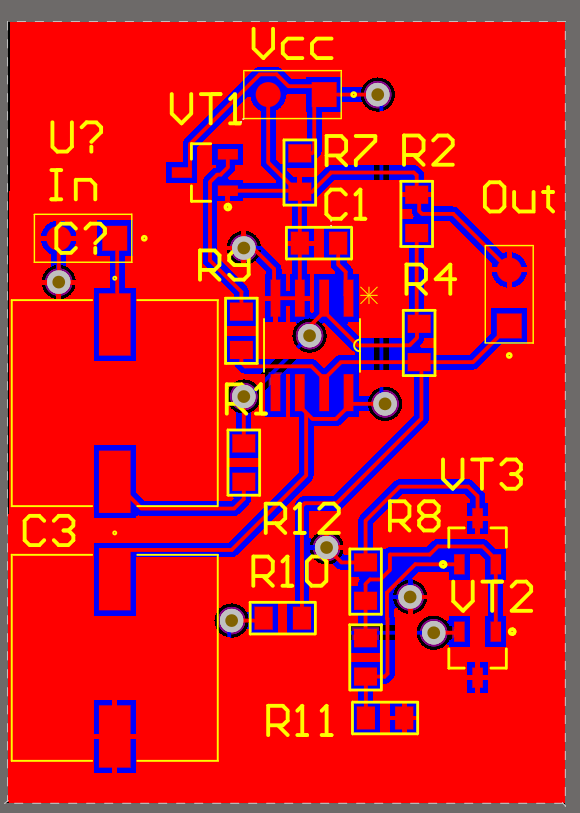


Рисунок 5 Медный слой верхней и нижней части печатной платы

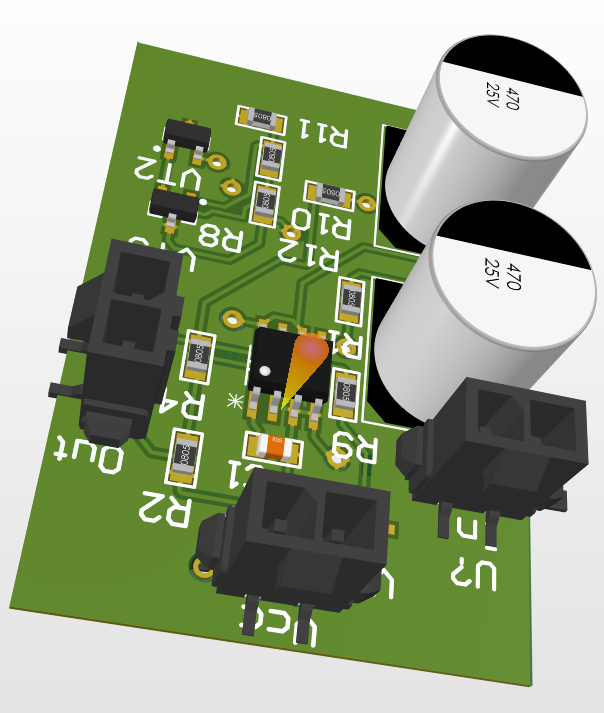


Рисунок 6 – 3D модель печатной платы

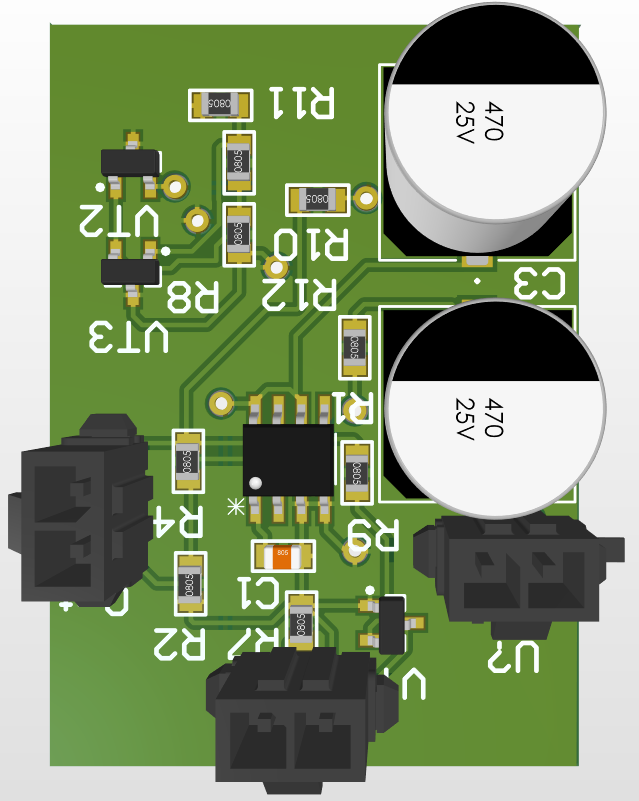


Рисунок 7 – 3D модель печатной платы